

Introducción a los Sistemas Lógicos y Digitales

Cronograma de clases año lectivo 2016:

Teoría:

Miércoles de 08:00 a 11:00 horas. Aula 39

Práctica y Laboratorios:

Jueves de 08:30 a 11:30 horas. Laboratorio de Microcómputo Barcala / Aula 39

Marzo

		<i>Miércoles</i>		<i>Jueves</i>			
		2	Algebra de Boole Diag. de Karnaugh	3	Algebra de Boole Diag. de Karnaugh Herramientas de simulación		
		9	Circuitos Combinatorios	10	Simulación de Circuitos Combinatorios		
		16	Flip-Flops	17	Flip-Flops		
		23	VHDL (Parte I)	24	FERIADO NACIONAL		
		30	Contadores y Registros de Desplazamiento	31	Flip-Flops (VHDL)		

Abril

		<i>Miércoles</i>		<i>Jueves</i>			
		6	VHDL (Parte II)	7	Contadores y Registros de Desplazamiento		
		13	Sistemas Numéricos	14	Contadores y Registros de Desplazamiento		
		20	Consultas Generales	21	PRIMER PARCIAL		
		27		28			

Cronograma de clases año lectivo 2016 (continuación):

Mayo

		<i>Miércoles</i>		<i>Jueves</i>	
		4		5	REC. 1ER PARCIAL
		11	Circuitos Aritméticos (VHDL Parte III)	12	Sistemas Numéricos Circuitos aritméticos
		18	Análisis y Síntesis (VHDL Parte IV)	19	Análisis y Síntesis
		25	FERIADO NACIONAL	26	Análisis y Síntesis

Junio

		<i>Miércoles</i>		<i>Jueves</i>	
		1	VHDL (Parte V)	2	Familias Lógicas
		8	Familias Lógicas	9	Laboratorio I de FPGA
		15	Lógica Programable (Parte I)	16	Laboratorio II de FPGA/ RECUPERACIÓN Laboratorio I FPGA
		22	Lógica Programable (Parte II)	23	RECUPERACIÓN Laboratorio II FPGA
		29	Conversores ADC y DAC	30	SEGUNDO PARCIAL

Cronograma de clases año lectivo 2016 (continuación):

Julio

		<i>Miércoles</i>		<i>Jueves</i>			
		6	CONSULTAS GENERALES (8:00 A 9:00hs)	7	RECUP. 2DO. PARCIAL		
		13		14			
		20	RECESO INVERNAL	21	RECESO INVERNAL		
		27	RECESO INVERNAL	28	RECESO INVERNAL		

Agosto

		<i>Miércoles</i>		<i>Jueves</i>			
		3	CONSULTAS GENERALES (8:00 A 9:00hs)	4	Parcial FLOTANTE		
		10		11			
		17	<u>CIERRE DE NOTAS</u>	18			
		24		25			

Temas que entran en cada parcial (módulo):

PARCIAL 1:

Algebra de Boole, Diagramas de Karnaugh, Circuitos combinatorios, Flip-Flops, Contadores, Registros de desplazamiento, VHDL (Partes I y II).

PARCIAL 2:

Sistemas Numéricos Circuitos Aritméticos, Familias Lógicas, Análisis y Síntesis, VHDL (Parte III), Lógica Programable, Conversores ADC y DAC.